

 Friedrich-Ebert-Schule Esslingen	<b>MIKROCONTROLLER</b>	Name:
<b>2.2.4</b>	<b>Aufbau des internen RAM</b>	Datum:

Das **interne RAM** ist in mehrere Bereiche segmentiert.

Die unteren 128 Byte (**00-7F**) können als universeller RAM-Speicher verwendet werden.

Die Bereich **00-1F** (32 Byte) ist in 4 Registerbänke mit jeweils 8 **Universalregistern** unterteilt.

Die einzelnen Bit der 16 Bytes im Bereich **20-2F** sind **bitadressierbar**.

Im Bereich von **80h - FFh** liegen die **Spezielle Funktionen Register** (SFR). Hier werden alle On-Chip-Funktionen konfiguriert. Auf diesen Bereich kann nur mit direkter Adressierung zugegriffen werden.

